Final de [#tecnicasdigitales1](https://www.facebook.com/hashtag/tecnicasdigitales1?source=feed_text) [#tecnicasdigitalesI](https://www.facebook.com/hashtag/tecnicasdigitalesi?source=feed_text) del 5/03/18:   
1) Teórico de margen de ruido, etc. 10%  
2) Era un circuito C-MOS y había que decir qué compuerta era y completar el grafico de salida, era una NOR seguida de una NOT, osea una OR. 15%  
3) Contador de módulo 10 cuya salida debía estar en gray. Condición inicial 0000. 25%  
4) VHDL de un circuito con dos ffD. 20%  
5) Máquina de estado de una fábrica de botellas, había una señal que indicaba cuando una botella estaba lista para ser censada. Otra señal que decía si estaba en condiciones(1) o no(0). Si encontraba 3 defectuosas seguidas debía sonar una alarma hasta que un operario presione un pulsador. Este valía 30% y era bastante largo, con karnaught de 5bits (6 según Toledo).